

Blue Pearl Software 사 HDL Creator

A. 목적 : Smart Editor for both RTL and test benches

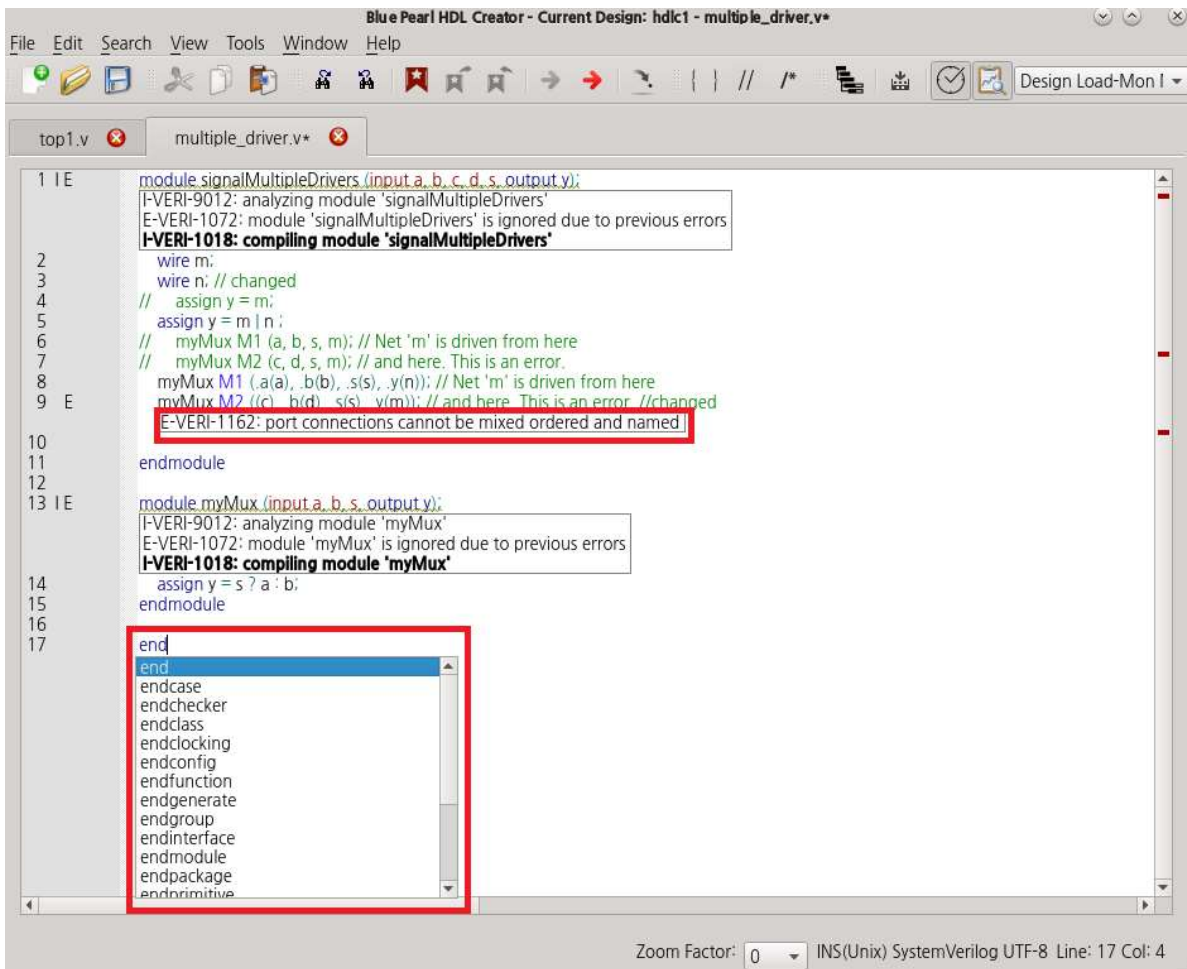
B. 구분 : Real-time syntax checking and style code checking with advanced design views

C. Supported Platform and O/S System

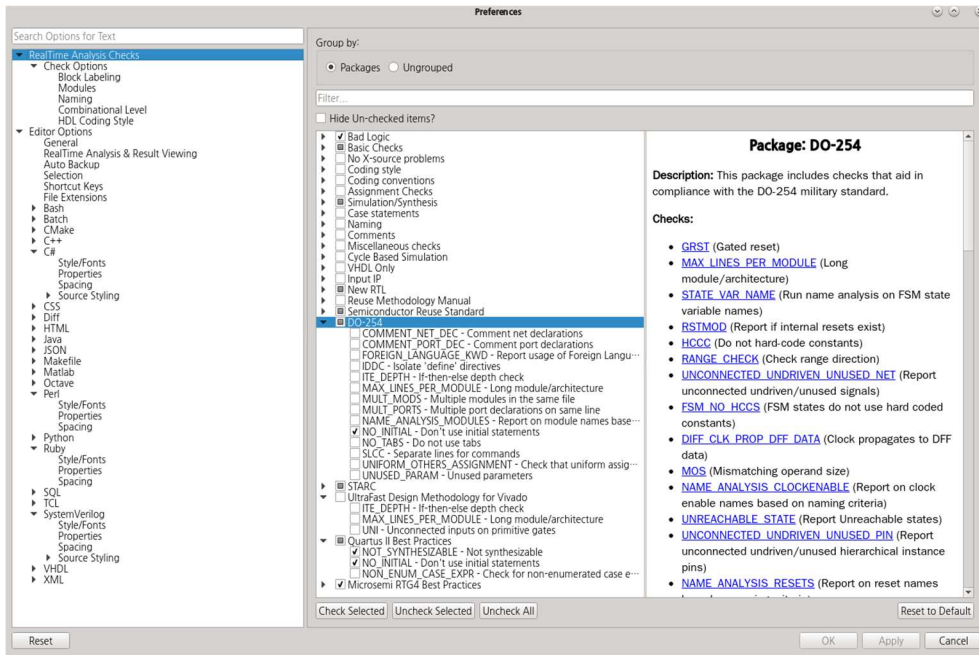
- RHEL 6, 7, 8 (64 bit)
- Windows 7, 8.1, 10 (64 bit)

D. 특성 및 기능

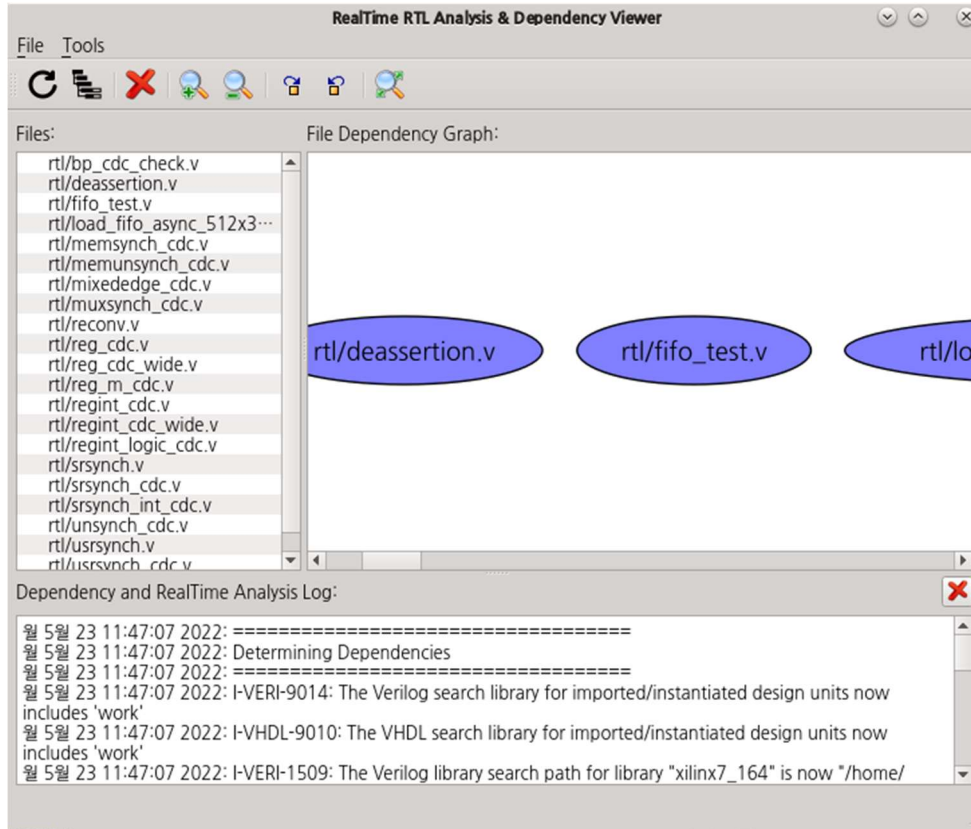
- IEEE Verilog / Systemverilog / VHDL 표준에 따른 HDL 개발 환경 제공
- Real-time Analysis를 통해 다양한 Design Rule이나 DO-254 표준 및 3rd Party Tool (Xilinx Vivado, Intel Quartus, Microsemi Libero)과의 호환성을 고려할 수 있는 Code Guideline 지원
- 자동 완성, 자동 들여쓰기 (Auto indent), Spacing 설정, Code Color Style 등에 대한 편집을 통한 사용자 친화성
- Code Hierarchy 분석 도구를 통한 Top-down Diagram 제공



자동 완성, Real-time Analysis 등을 통한 User-friendly Interface



Real-time Analysis 를 통한 Code Guideline 제공 및 구성 변경 지원



Code Hierarchy 분석을 통한 Module 간 Top-down 관계 파악



LinkGlobal21

회사명 : (주) 링크글로벌21

웹페이지 : www.linkglobal21.com

이메일 : eda@linkglobal21.com

대표전화 : 070-5138-0700