

**** 2019년 EDA Tool 수요조사 신청 가이드 ****

1. <http://www.idec.or.kr/> 접속 -> 로그인 후



홈 로그인 MYIDEC 회원정보

센터소개	교육 / 세미나	VOD서비스	MPW / CDC	EDA Tool	참여교수	알림마당	IDEC Library
센터비전	수강안내	서비스안내	MPW참여안내	EDA Tool소개	참여교수신청안내	공지사항	신입생자료
사업소개	연간교육일정	동영상강좌	MPW신청	EDA Tool신청안내	참여교수신청	뉴스레터	iPDK
사업성과	수강신청		CDC소개	EDA Tool신청	성과 : 논문	보도자료	Analog Cell IP
UI	교육자료		CDC신청	EDA Tool설치가이드	성과 : 특허	갤러리	Digital IP
조직·인력	개설희망강좌신청		IP Library	ASIC설계실	성과 : IP	E-Book	질문/답변
약도	이수제안내		Socket/Board			국제학회일정	자료실
IDEC캠퍼스	강당예약현황/신청		Package업체정보				구인/구직

Click(1)

Click(2)

JICAS
IDEC Journal of Integrated Circuits and Systems

발간 안내
Vol 4 No 4, October 2018
JICAS 공식 홈페이지(클릭)

JICAS는 IDEC의 공식 저널로서 MPW 및 기타설계우수사례를 기다립니다. (논문 상시 모집)

- (중요!) 2019년 참여교수 신청.. 2018.10.18
- 칩 테스트 보드 Ver2.0 2017.08.17

IDEC NewsLetter

2018년 9월호
[IDEC 뉴스] MPW, CDC, 교육, 2018 ISOCC 소개 [기술동향칼럼] 전력 반도체 (Power..)
[바로가기](#)

E-Book

2018년 MPW 지원 공정 및.. 2018년 MPW 지원 공정 및 일정 (포스터)
[바로가기](#)

IDEC 일정

[2018-12-12]~[2019-01-03] [교육] 최신 모바일 AP의CPU/GPU/특수가속기 구조 이해 신청기간

사업소개
센터의 주요사업을 소개합니다.

Conference Calendar
주요 국제/국내 학회 일정

JICAS
IDEC Journal of Intergrated Circuits and System

특성화 분류
참여교수의 특성화를 확인할 수 있습니다.

2. EDA Tool 수요조사

EDA Tool

EDA Tool소개

EDA Tool신청안내

■ EDA Tool신청

EDA Tool설치가이드

ASIC설계실

EDA Tool신청

홈 | EDA Tool | EDA Tool신청

"한국 반도체산업의 경쟁력"

IDEC에서 설계인력양성의 발판을 마련하겠습니다.



EDA Tool 신청

** 2019년 경기 EDA Tool 수요조사 ** 신청기간 : 2019-01-02 ~ 2019-01-22	테스트 중 상세보기
2018년 경기 EDA Tool 수요조사 신청기간 : 2017-12-22 ~ 2018-01-11	신청마감 상세보기
Network license 신청 신청기간 : 2018-10-16 ~ 2020-12-31	신청 중 상세보기

click

3. EDA Tool 수요조사

EDA Tool

- EDA Tool소개
- EDA Tool신청안내
- EDA Tool신청
- EDA Tool설치가이드
- ASIC설계실

EDA Tool신청

홈 | EDA Tool | EDA Tool신청

"한국 반도체산업의 경쟁력"
IDEC에서 설계인력양성의 발판을 마련하겠습니다.



** 2019년 정기 EDA Tool 수요조사 **

테스트 중

신청기간

- 2019-01-02부터 ~ 2019-01-22까지

상세설명

IC Design Education Center(IDEC)

** 2019년 정기 EDA Tool 수요조사 안내 **

(신청기한 : 2019.01.22(화))

안녕하세요.
IDEC에서는 2019년 정기 EDA Tool 수요조사를 아래와 같이 실시하오니,
Tool 신청을 희망하는 참여대학에서는 아래 내용 참고하셔서 Tool 신청해주시기 바랍니다.

EDA Tool 수요조사 안내

- 신청대상 Tool : 15개 Vendor 25종 Tool
- 신청기간 : 2019.01.02(수) ~ 2019.01.22(화)(3주)

페이지 하단으로 이동 ↓

이전으로

신청

← 페이지 하단의 신청하기 Click

4. 회원정보 확인

EDA Tool신청안내

■ EDA Tool신청

EDA Tool설치가이드

ASIC설계실

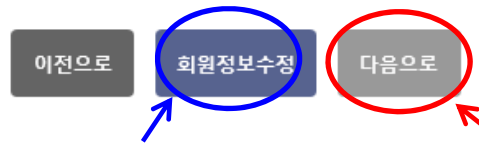
회원정보 확인

EDA Tool 신청 전 회원 정보가 정확한지 확인 합니다.

* 회원정보가 맞지 않은 경우 [회원정보수정]버튼을 클릭하여 수정해 주세요.

회원정보

아이디	test
이름	테스트
학교명(회사명)	KAIST
학과명(부서명)	전자과1
직책/교과과정	교수
이메일 주소	ksmoon98@kaist.ac.kr
전화번호	070-4443-2222
휴대전화	017-2222-2222
주소	(35373)대전 서구 관저로 84 1234



회원정보에 수정이 필요할 경우 Click

회원정보 수정사항 없을 경우 Click

4. 결과보고서 작성

- 2018년 지원 Tool이 있을 경우 결과보고서 작성 페이지로 자동 이동(Tool별로 작성)
- 2018년 지원 Tool이 없을 경우 2019년 수요조사 페이지로 자동 이동

2018년 정기 EDA Tool 수요조사

신청기간	결제기간	결과보고 제출기간
2017-12-22 ~ 2018-01-11	2018-08-22 ~ 2018-12-31	2018-12-26 ~ 2019-02-01

신청 정보 상세 결제/내역확인 **결과보고**

EDA Tool 결과보고서 작성

- 1) Tool 사용학생이 참여교수 등록 학생일 경우 해당학생 클릭
- 2) 참여교수 미등록 학생일 경우 사용인원수 기입

EDA Tool	Cadence사 Cadence University Package		수량	1 Copy
사용자	참여교수 등록학생	등록	사용처	<input checked="" type="checkbox"/> 교육용
	참여교수 미등록학생	학사 0 명, 석사 2 명, 박사 2 명		<input checked="" type="checkbox"/> 연구용
교과과정명	회로설계	교육대상	석사과정	
교육기간	2018.03.01~2018.06.30	수강생수	10	
교과과정설명	~~~~~			
연구과제명	abc를 이용한 회로설계에 관한 연구			
연구기간	2018.01.01~2018.10.31	참여인원수	5	
연구개요	~~~~~			

- 3) 교육용, 연구용에 관련 내용 기입

총 사용인원(중복사용자 제외) 학사과정 : 0 명, 석사과정 : 3 명, 박사과정 : 2 명

목록으로

제출

- 4) 페이지 하단의 총 사용인원 기입 후 제출 Click

5. 2019년 EDA Tool 수요조사 참여

- 결과보고서 작성 완료 했을 경우 2019년 정기 EDA Tool 수요조사로 자동 이동



- EDA Tool소개
- EDA Tool신청안내
- EDA Tool신청
- EDA Tool설치가이드
- ASIC설계실

EDA Tool신청

홈 | EDA Tool | EDA Tool신청

"한국 반도체산업의 경쟁력"

IDEC에서 설계인력양성의 발판을 마련하겠습니다.



신청자정보

신청 제목	** 2019년 정기 EDA Tool 수요조사 **			
지도 교수명	(한글) : 테스트 (영문) : test	학교명	(한글) : KAIST (영문) : Korea Advanced Institute	
학과명	(한글) : 전자과1 (영문) : Electronic Engineering	email	ksmoon98@kaist.ac.kr	
Tool 담당자(장)	이름	(한글) : 김대한 (영문) : Kim Daehan	email	반드시 학교 이메일을 입력하세요
	전화번호	042-111-1111	휴대폰번호	010-111-1111
Tool 담당자(부)	이름	(한글) : 김민국 (영문) : Kim Minkook	email	반드시 학교 이메일을 입력하세요
	전화번호	042-111-1111	휴대폰번호	010-222-2222

신청 ARM 사 SoC Designer Plus, Model Studio (가격 : 미정)

배포예정일	2019-06-30	사용기간	2019-07-01 ~ 2020-06-30	총 신청수량	2	Copy
서버정보	OS	MAC Address(12자리)		개별수량		
	리눅스	12ab34cd45ef		2		
비고						

사용계획서

사용인원	학사과정 : <input type="text"/> 명, 석사과정 : 5 명, 박사과정 : 1 명	<input type="checkbox"/> 교육용 <input checked="" type="checkbox"/> 연구용	
연구과제명	abc설계를 위한 def 개발 연구		
연구기간	2019.08.01~2020.07.30	참여인원수	6
연구개요	~~~~~		

1) EDA Tool 신청 내용 작성



2) 페이지 하단의 신청 Click

6. 2019년 EDA Tool 신청내역 확인



- EDA Tool소개
- EDA Tool신청안내
- EDA Tool신청
- EDA Tool설치가이드
- ASIC설계실

EDA Tool신청

홈 | EDA Tool | EDA Tool신청

"한국 반도체산업의 경쟁력"
IDEC에서 설계인력양성의 발판을 마련하겠습니다.



EDA Tool 신청 완료

신청 내역	** 2019년 정기 EDA Tool 수요조사 **		
지도 교수명	(한글) : 테스트 (영문) : test	학교명	(한글) : KAIST (영문) : Korea Advanced Institute
학과명	(한글) : 전자과1 (영문) : Electronic Engineering	email	ksmoon98@kaist.ac.kr
Tool 담당자(경)	김대한	email	아리@kaist.ac.kr
전화번호	042-111-1111	휴대폰번호	010-111-1111

Vendor명	EDA Tool명	가격	사용기간	신청(Copy)
ARM	SoC Designer Plus, Model Studio		2019-07-01 ~ 2020-06-30	2

홈으로

EDA Tool 신청 내역으로

Tool 신청 완료 및
신청내역 확인